

МИНОБРНАУКИ РОССИИ

**Федеральное государственное бюджетное образовательное
учреждение высшего образования "Пермский
государственный национальный исследовательский
университет"**

Кафедра радиоэлектроники и защиты информации

**Авторы-составители: Марценюк Михаил Андреевич
Карпов Сергей Борисович
Лунегов Игорь Владимирович**

Рабочая программа дисциплины
ЦИФРОВАЯ СХЕМОТЕХНИКА
Код УМК 30712

Утверждено
Протокол №4
от «24» июня 2020 г.

Пермь, 2020

1. Наименование дисциплины

Цифровая схемотехника

2. Место дисциплины в структуре образовательной программы

Дисциплина входит в вариативную часть Блока « С.1 » образовательной программы по направлениям подготовки (специальностям):

Специальность: **10.05.03** Информационная безопасность автоматизированных систем
специализация Безопасность открытых информационных систем

3. Планируемые результаты обучения по дисциплине

В результате освоения дисциплины **Цифровая схемотехника** у обучающегося должны быть сформированы следующие компетенции:

10.05.03 Информационная безопасность автоматизированных систем (специализация : Безопасность открытых информационных систем)

ОПК.1 способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с математическими и компьютерными науками

ПК.4 способность проводить анализ защищенности автоматизированных систем

4. Объем и содержание дисциплины

| | |
|---|--|
| Направления подготовки | 10.05.03 Информационная безопасность автоматизированных систем (направленность: Безопасность открытых информационных систем) |
| форма обучения | очная |
| №№ триместров, выделенных для изучения дисциплины | 14 |
| Объем дисциплины (з.е.) | 6 |
| Объем дисциплины (ак.час.) | 216 |
| Контактная работа с преподавателем (ак.час.), в том числе: | 84 |
| Проведение лекционных занятий | 28 |
| Проведение практических занятий, семинаров | 0 |
| Проведение лабораторных работ, занятий по иностранному языку | 56 |
| Самостоятельная работа (ак.час.) | 132 |
| Формы текущего контроля | Защищаемое контрольное мероприятие (1) Итоговое контрольное мероприятие (1) Письменное контрольное мероприятие (4) |
| Формы промежуточной аттестации | Экзамен (14 триместр) |

5. Аннотированное описание содержания разделов и тем дисциплины

Цифровая схемотехника. Первый семестр

Основы алгебры логики

Введение в алгебру логики

Объект изучения, свойства и отношения. Принцип суперпозиции. Операции алгебры логики: отрицание, конъюнкция, дизъюнкция, импликация, запрет, эквиваленция, сложение по модулю два, штрих Шеффера, стрелка Пирса, исключающее ИЛИ, N и только N, мажоритарность. Иерархия операций.

Свойства операций алгебры логики

Коммутативность, ассоциативность, дистрибутивность, склеивание, поглощение и др. Закон де Моргана, закон двойственности, закон разложения. Выражение одних операций алгебры логики через другие. Логические элементы: дизъюнктор, конъюнктор и др. Схемотехника построения логических элементов.

Функции алгебры логики

Функционально полные системы - базисы. Выражение функций алгебры логики (ФАЛ) в различных базисах. Частично определенные ФАЛ. Табличное задание ФАЛ, числовое задание ФАЛ. Аналитическая запись ФАЛ. Минтермы и макстермы. ДСНФ и КСНФ. Элементарная дизъюнкция и элементарная конъюнкция. Простые импликанты. ДНФ, СДНФ, ТДНФ, МДНФ, КНФ и т.д.

Минимизация ФАЛ

Стратегия минимизации функций алгебры логики. Метод Квайна с модернизациями Мак-Класки и Нельсона. Доопределение частично заданных ФАЛ с помощью метода Квайна. Карты Карно. Минимизация ФАЛ с помощью карт Карно. Доопределение частично заданных ФАЛ с помощью карт Карно.

Минимизация ФАЛ методом Квайна

Метод Квайна с модернизациями Мак-Класки и Нельсона. Минимизация ФАЛ с помощью карт Карно.

Карты Карно

Минимизация ФАЛ с помощью карт Карно. Доопределение частично заданных ФАЛ с помощью карт Карно.

Комбинационные схемы

Совместная минимизация

Минимизация комбинационных схем с несколькими выходами. Совместная минимизация ФАЛ методом доопределения частичных функций.

Сумматоры и схемы сравнения

Одноразрядный сумматор. Сумматор с последовательным переносом. Схема сравнения. Расчет сумматора и схемы сравнения.

Коммутационные устройства

Мультиплексоры и демультиплексоры. Основы построения и применения. Нарастивание разрядности мультиплексоров и демультиплексоров. Синтез ФАЛ на мультиплексорах.

Дешифраторы и шифраторы

Основы построения и применения дешифраторов. Синтез ФАЛ на дешифраторах. Приоритетный шифратор. Нарастивание разрядности дешифраторов и шифраторов. Применение в цифровой

схемотехнике.

Синтез функций на мультиплексорах и дешифраторах

Коммутационные устройства. Мультиплексоры. Синтез ФАЛ на мультиплексорах. Дешифраторы и шифраторы. Основы построения и применения дешифраторов. Синтез ФАЛ на дешифраторах.

Автоматы с памятью

Основы построения автоматов с памятью

Понятие внутренних состояний. Автоматы Мили и Мура. Синхронные и асинхронные автоматы. Описание автоматов с памятью. Функции переходов и функции выходов. Таблицы переходов и таблицы выходов.

Элементы памяти - триггеры

Классификация триггеров. Характеристические уравнения триггеров. Триггеры RS-типа при различных доопределениях, E-триггеры, JK-триггеры. Синхронные триггеры. Характеристические уравнения синхронных RS-триггеров при различных доопределениях. Синхронный D-триггер, JK-триггер. Двухтактные триггеры. Применение триггеров в цифровой схемотехнике.

Синтез автоматов с памятью

Синтез асинхронных автоматов. Составление таблиц переходов и выходов. Устойчивые состояния. Анализ асинхронных автоматов. Синтез синхронных автоматов с памятью.

Счетчики и делители частоты

Классификация счетчиков. Двоичные и десятичные счетчики. Суммирующие, вычитающие и реверсивные счетчики. Счетчики с дополнительными входами предустановки. Синтез синхронных счетчиков. Делители частоты. Синтез делителей частоты.

Регистры

Параллельные, последовательные, универсальные регистры. Построение регистров. Использование регистров в цифровых устройствах.

Синтез асинхронных автоматов с памятью

Синтез асинхронных автоматов. Составление таблиц переходов и выходов. Устойчивые состояния. Анализ асинхронных автоматов. Синтез синхронных автоматов с памятью.

Синтез синхронных счетчиков

Счетчики и делители частоты. Синтез синхронных счетчиков.

Запоминающие устройства

Основы построения и характеристики оперативных запоминающих устройств (ОЗУ). Словарная и матричная организация ОЗУ. Статические и динамические ОЗУ. Постоянные запоминающие устройства (ПЗУ). Перепрограммируемые ПЗУ. Программируемые логические матрицы.

6. Методические указания для обучающихся по освоению дисциплины

Освоение дисциплины требует систематического изучения всех тем в той последовательности, в какой они указаны в рабочей программе.

Основными видами учебной работы являются аудиторские занятия. Их цель - расширить базовые знания обучающихся по осваиваемой дисциплине и систему теоретических ориентиров для последующего более глубокого освоения программного материала в ходе самостоятельной работы. Обучающемуся важно помнить, что контактная работа с преподавателем эффективно помогает ему овладеть программным материалом благодаря расстановке необходимых акцентов и удержанию внимания интонационными модуляциями голоса, а также подключением аудио-визуального механизма восприятия информации.

Самостоятельная работа преследует следующие цели:

- закрепление и совершенствование теоретических знаний, полученных на лекционных занятиях;
- формирование навыков подготовки текстовой составляющей информации учебного и научного назначения для размещения в различных информационных системах;
- совершенствование навыков поиска научных публикаций и образовательных ресурсов, размещенных в сети Интернет;
- самоконтроль освоения программного материала.

Обучающемуся необходимо помнить, что результаты самостоятельной работы контролируются преподавателем во время проведения мероприятий текущего контроля и учитываются при промежуточной аттестации.

Обучающимся с ОВЗ и инвалидов предоставляется возможность выбора форм проведения мероприятий текущего контроля, альтернативных формам, предусмотренным рабочей программой дисциплины. Предусматривается возможность увеличения в пределах 1 академического часа времени, отводимого на выполнение контрольных мероприятий.

Процедура оценивания результатов обучения инвалидов и лиц с ограниченными возможностями здоровья по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации.

При проведении текущего контроля применяются оценочные средства, обеспечивающие передачу информации, от обучающегося к преподавателю, с учетом психофизиологических особенностей здоровья обучающихся.

7. Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине

При самостоятельной работе обучающимся следует использовать:

- конспекты лекций;
- литературу из перечня основной и дополнительной учебной литературы, необходимой для освоения дисциплины (модуля);
- текст лекций на электронных носителях;
- ресурсы информационно-телекоммуникационной сети "Интернет", необходимые для освоения дисциплины;
- лицензионное и свободно распространяемое программное обеспечение из перечня информационных технологий, используемых при осуществлении образовательного процесса по дисциплине;
- методические указания для обучающихся по освоению дисциплины.

8. Перечень основной и дополнительной учебной литературы

Основная:

1. Угрюмов Е. П. Цифровая схемотехника: учеб. для студентов вузов/Е. П. Угрюмов.-СПб.:БХВ-Петербург,2005, ISBN 5-94157-397-9.-800.-Библиогр.: с. 761-765
2. Новиков, Ю. В. Введение в цифровую схемотехнику : учебное пособие / Ю. В. Новиков. — 3-е изд. — Москва, Саратов : Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2020. — 392 с. — ISBN 978-5-4497-0314-9. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. <http://www.iprbookshop.ru/89431.html>

Дополнительная:

1. Калабеков Б. А., Мамзелев И. А. Цифровые устройства и микропроцессорные системы: учеб. пособие/Б. А. Калабеков, И. А. Мамзелев.-М.:Радио и связь,1987.-397.-Библиогр.: с. 398
2. Микушин, А. В. Цифровая схемотехника : монография / А. В. Микушин, В. И. Сединин. — Новосибирск : Сибирский государственный университет телекоммуникаций и информатики, 2016. — 319 с. — ISBN 978-5-91434-036-7. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. <http://www.iprbookshop.ru/69569.html>

9. Перечень ресурсов сети Интернет, необходимых для освоения дисциплины

https://yandex.ru/video/search?text=%D1%86%D0%B8%D1%84%D1%80%D0%BE%D0%B2%D0%B0%D1%8F%20%D1%81%D1%85%D0%B5%D0%BC%D0%BE%D1%82%D0%B5%D1%85%D0%BD%D0%B8%D0%BA%D0%B0&path=wizard&wiz_type=vital Яндекс.Видео

10. Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине

Образовательный процесс по дисциплине **Цифровая схемотехника** предполагает использование следующего программного обеспечения и информационных справочных систем:

- 1) презентационные материалы (слайды по темам лекционных и практических занятий);
- 2) доступ в режиме on-line в Электронную библиотечную систему (ЭБС);
- 3) доступ в электронную информационно-образовательную среду университета;
- 4) интернет-сервисы и электронные ресурсы (поисковые системы, электронная почта);

Перечень необходимого лицензионного и (или) свободно распространяемого программного обеспечения

SPICE-подобная программа для аналогового и цифрового моделирования электрических и электронных цепей с интегрированным визуальным редактором Micro-Cap 8

Операционная система ALT Linux;

Офисный пакет приложений «LibreOffice».

При освоении материала и выполнения заданий по дисциплине рекомендуется использование материалов, размещенных в Личных кабинетах обучающихся ЕТИС ПГНИУ (**student.psu.ru**).

При организации дистанционной работы и проведении занятий в режиме онлайн могут использоваться:

система видеоконференцсвязи на основе платформы BigBlueButton (<https://bigbluebutton.org/>).

система LMS Moodle (<http://e-learn.psu.ru/>), которая поддерживает возможность использования текстовых материалов и презентаций, аудио- и видеоконтент, а так же тесты, проверяемые задания, задания для совместной работы.

система тестирования Indigo (<https://indigotech.ru/>).

11. Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине

Для проведения лекционных занятий:

Аудитория, оснащенная презентационной техникой (проектор, экран, компьютер/ноутбук) с соответствующим программным обеспечением, меловой (и) или маркерной доской.

Для проведения лабораторных занятий – Лаборатория «Цифровой схемотехники», оснащенная специализированным оборудованием. Состав оборудования определен в Паспорте лаборатории Аудитории для проведения текущего контроля для групповых (индивидуальных) консультаций; Аудитория, оснащенная презентационной техникой (проектор, экран, компьютер/ноутбук) с соответствующим программным обеспечением, меловой (и) или маркерной доской.

Аудитория для самостоятельной работы:

Аудитория оснащенная компьютерной техникой с возможностью подключения к сети «Интернет», обеспеченная доступом в электронную информационно-образовательную среду университета.

Помещения Научной библиотеки ПГНИУ

Помещения научной библиотеки ПГНИУ для обеспечения самостоятельной работы обучающихся:

1. Научно-библиографический отдел, корп.1, ауд. 142. Оборудован 3 персональными компьютера с доступом к локальной и глобальной компьютерным сетям.

2. Читальный зал гуманитарной литературы, корп. 2, ауд. 418. Оборудован 7 персональными компьютерами с доступом к локальной и глобальной компьютерным сетям.

3. Читальный зал естественной литературы, корп.6, ауд. 107а. Оборудован 5 персональными компьютерами с доступом к локальной и глобальной компьютерным сетям.

4. Отдел иностранной литературы, корп.2 ауд. 207. Оборудован 1 персональным компьютером с доступом к локальной и глобальной компьютерным сетям.

5. Библиотека юридического факультета, корп.9, ауд. 4. Оборудована 11 персональными компьютерами с доступом к локальной и глобальной компьютерным сетям.

6. Читальный зал географического факультета, корп.8, ауд. 419. Оборудован 6 персональными компьютерами с доступом к локальной и глобальной компьютерным сетям.

Все компьютеры, установленные в помещениях научной библиотеки, оснащены следующим программным обеспечением:

Операционная система ALT Linux;

Офисный пакет Libreoffice.

Справочно-правовая система «КонсультантПлюс»

**Фонды оценочных средств для аттестации по дисциплине
Цифровая схемотехника**

**Планируемые результаты обучения по дисциплине для формирования компетенции и
критерии их оценивания**

| Компетенция | Планируемые результаты обучения | Критерии оценивания результатов обучения |
|--|---|--|
| <p>ПК.4 способность проводить анализ защищенности автоматизированных систем</p> | <p>знать - основы цифровой схемотехники, - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью; уметь синтезировать и анализировать цифровые схемы с использованием пакета проектирования электронных схем Micro-Cap и микросхем владеть - навыками функционирования, проектирования и анализа цифровых устройств, - методами расчета, синтеза и анализа схем с использованием пакета проектирования электронных схем Micro-Cap.</p> | <p align="center">Неудовлетворител</p> <p>не знает - основы цифровой схемотехники, - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью; не умеет синтезировать и анализировать цифровые схемы с использованием пакета проектирования электронных схем Micro-Cap и микросхем не владеет - навыками функционирования, проектирования и анализа цифровых устройств, - методами расчета, синтеза и анализа схем с использованием пакета проектирования электронных схем Micro-Cap.</p> <p align="center">Удовлетворительн</p> <p>частично знает - основы цифровой схемотехники, - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью; умеет</p> |

| Компетенция | Планируемые результаты обучения | Критерии оценивания результатов обучения |
|-------------|---------------------------------|--|
| | | <p style="text-align: center;">Удовлетворительн</p> <p>синтезировать и анализировать цифровые схемы с использованием пакета проектирования электронных схем Micro-Cap и микросхем</p> <p>владеет</p> <ul style="list-style-type: none"> - навыками функционирования, проектирования и анализа цифровых устройств, - методами расчета, синтеза и анализа схем с использованием пакета проектирования электронных схем Micro-Cap. <p style="text-align: center;">Хорошо</p> <p>по большей части знает</p> <ul style="list-style-type: none"> - основы цифровой схемотехники, - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью; <p>умеет</p> <p>синтезировать и анализировать цифровые схемы с использованием пакета проектирования электронных схем Micro-Cap и микросхем</p> <p>в значительной мере владеет</p> <ul style="list-style-type: none"> - навыками функционирования, проектирования и анализа цифровых устройств, - методами расчета, синтеза и анализа схем с использованием пакета проектирования электронных схем Micro-Cap. <p style="text-align: center;">Отлично</p> <p>в полной мере знает</p> <ul style="list-style-type: none"> - основы цифровой схемотехники, - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической |

| Компетенция | Планируемые результаты обучения | Критерии оценивания результатов обучения |
|--|---|---|
| | | <p style="text-align: center;">Отлично</p> <p>функции, логического элемента, комбинационной схемы, автомата с памятью; умеет синтезировать и анализировать цифровые схемы с использованием пакета проектирования электронных схем Micro-Cap и микросхем на высоком уровне владеет - навыками функционирования, проектирования и анализа цифровых устройств, - методами расчета, синтеза и анализа схем с использованием пакета проектирования электронных схем Micro-Cap.</p> |
| <p>ОПК.1 способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с математическими и компьютерными науками</p> | <p>знать: - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью; уметь: - синтезировать и анализировать цифровые схемы владеть: - навыками функционирования, проектирования и анализа цифровых устройств</p> | <p style="text-align: center;">Неудовлетворител</p> <p>не знает - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью; не умеет синтезировать и анализировать цифровые схемы не владеет - навыками функционирования, проектирования и анализа цифровых устройств</p> <p style="text-align: center;">Удовлетворительн</p> <p>частично знает - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью;</p> |

| Компетенция | Планируемые результаты обучения | Критерии оценивания результатов обучения |
|-------------|---------------------------------|---|
| | | <p style="text-align: center;">Удовлетворительн</p> <p>частично умеет синтезировать и анализировать цифровые схемы посредственно владеет - навыками функционирования, проектирования и анализа цифровых устройств</p> <p style="text-align: center;">Хорошо</p> <p>знает, но допускает ошибки - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью; умеет синтезировать и анализировать цифровые схемы неуверенно владеет - навыками функционирования, проектирования и анализа цифровых устройств</p> <p style="text-align: center;">Отлично</p> <p>в полной мере знает - принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, - понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью; умеет синтезировать и анализировать цифровые схемы владеет - навыками функционирования, проектирования и анализа цифровых устройств</p> |

Оценочные средства текущего контроля и промежуточной аттестации

Схема доставки : Базовая

Вид мероприятия промежуточной аттестации : Экзамен

Способ проведения мероприятия промежуточной аттестации : Оценка по дисциплине в рамках промежуточной аттестации определяется на основе баллов, набранных обучающимся на контрольных мероприятиях, проводимых в течение учебного периода.

Максимальное количество баллов : 100

Конвертация баллов в отметки

«отлично» - от 81 до 100

«хорошо» - от 61 до 80

«удовлетворительно» - от 46 до 60

«неудовлетворительно» / «незачтено» менее 46 балла

| Компетенция | Мероприятие текущего контроля | Контролируемые элементы результатов обучения |
|--|---|---|
| ПК.4 способность проводить анализ защищенности автоматизированных систем | Функции алгебры логики Письменное контрольное мероприятие | Знать основы алгебры логики, операции алгебры логики, принципы минимизации функций алгебры логики, |
| ОПК.1 способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с математическими и компьютерными науками ПК.4 способность проводить анализ защищенности автоматизированных систем | Минимизация ФАЛ методом Квайна Защищаемое контрольное мероприятие | Знать основы алгебры логики, операции алгебры логики, принципы минимизации функций алгебры логики, метод Квайна. Уметь минимизировать функции, составлять схемы на логических элементах, собирать и анализировать схемы |
| ПК.4 способность проводить анализ защищенности автоматизированных систем | Элементы памяти - триггеры Письменное контрольное мероприятие | построение временных диаграмм комбинированных триггеров |
| ПК.4 способность проводить анализ защищенности автоматизированных систем | Счетчики и делители частоты Письменное контрольное мероприятие | Уметь синтезировать реверсивный счетчик с разными пределами счета в суммирующем и вычитающем режимах |

| Компетенция | Мероприятие текущего контроля | Контролируемые элементы результатов обучения |
|--|--|--|
| ОПК.1 способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с математическими и компьютерными науками | Регистры Письменное контрольное мероприятие | Умение анализировать схемы на счетчиках и регистрах. |
| ОПК.1 способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с математическими и компьютерными науками ПК.4 способность проводить анализ защищенности автоматизированных систем | Запоминающие устройства Итоговое контрольное мероприятие | знать основы цифровой схемотехники, принципы расчета, функционирования и применения цифровых устройств: комбинационных схем и автоматов с памятью, понятия аналогового и цифрового сигнала, логической переменной и логической функции, логического элемента, комбинационной схемы, автомата с памятью |

Спецификация мероприятий текущего контроля

Функции алгебры логики

Продолжительность проведения мероприятия промежуточной аттестации: **1 часа**

Условия проведения мероприятия: **в часы аудиторной работы**

Максимальный балл, выставляемый за мероприятие промежуточной аттестации: **15**

Проходной балл: **7**

| Показатели оценивания | Баллы |
|---|--------------|
| Полное развёрнутое аргументированное решение индивидуального задания контрольной работы на нахождение МКНФ и МДНФ частично заданных функций | 15 |
| Решение индивидуального задания контрольной работы на нахождение МКНФ и МДНФ частично заданных функций | 12 |
| Частичное решение индивидуального задания контрольной работы на нахождение МКНФ и МДНФ частично заданных функций | 7 |
| Отсутствие решения индивидуального задания контрольной работы на нахождение МКНФ и МДНФ частично заданных функций | 0 |

Минимизация ФАЛ методом Квайна

Продолжительность проведения мероприятия промежуточной аттестации: **1 часа**

Условия проведения мероприятия: **в часы аудиторной работы**

Максимальный балл, выставляемый за мероприятие промежуточной аттестации: **10**

Проходной балл: **5**

| Показатели оценивания | Баллы |
|--|-------|
| Подробное развёрнутое аргументированное решение индивидуального задания контрольной работы на выражение функций алгебры логики (ФАЛ) в различных базисах | 10 |
| Решение индивидуального задания контрольной работы на выражение функций алгебры логики (ФАЛ) в различных базисах | 7 |
| Частичное решение индивидуального задания контрольной работы на выражение функций алгебры логики (ФАЛ) в различных базисах | 5 |
| Отсутствие решения индивидуального задания контрольной работы на выражение функций алгебры логики (ФАЛ) в различных базисах | 0 |

Элементы памяти - триггеры

Продолжительность проведения мероприятия промежуточной аттестации: **1 часа**

Условия проведения мероприятия: **в часы аудиторной работы**

Максимальный балл, выставляемый за мероприятие промежуточной аттестации: **15**

Проходной балл: **7**

| Показатели оценивания | Баллы |
|--|-------|
| Полное развёрнутое аргументированное решение индивидуального задания контрольной работы на построение временных диаграмм комбинированных триггеров | 15 |
| Решение индивидуального задания контрольной работы на построение временных диаграмм комбинированных триггеров | 12 |
| Частичное решение индивидуального задания контрольной работы на построение временных диаграмм комбинированных триггеров | 7 |
| Отсутствие решения индивидуального задания контрольной работы на построение временных диаграмм комбинированных триггеров | 0 |

Счетчики и делители частоты

Продолжительность проведения мероприятия промежуточной аттестации: **1 часа**

Условия проведения мероприятия: **в часы аудиторной работы**

Максимальный балл, выставляемый за мероприятие промежуточной аттестации: **20**

Проходной балл: **9**

| Показатели оценивания | Баллы |
|--|-------|
| Полное развёрнутое аргументированное решение индивидуального задания контрольной работы на построение временных диаграмм схем на счетчиках, мультиплексорах и дешифраторах | 20 |
| Решение индивидуального задания контрольной работы на построение временных диаграмм схем на счетчиках, мультиплексорах и дешифраторах | 16 |
| Частичное решение индивидуального задания контрольной работы на построение временных диаграмм схем на счетчиках, мультиплексорах и дешифраторах | 9 |
| Отсутствие решения индивидуального задания контрольной работы на построение временных диаграмм схем на счетчиках, мультиплексорах и дешифраторах | 0 |

Регистры

Продолжительность проведения мероприятия промежуточной аттестации: **1 часа**

Условия проведения мероприятия: **в часы аудиторной работы**

Максимальный балл, выставяемый за мероприятие промежуточной аттестации: **20**

Проходной балл: **9**

| Показатели оценивания | Баллы |
|--|--------------|
| Полное развернутое аргументированное решение индивидуального задания контрольной работы на построение временных диаграмм схем на регистрах, мультиплексорах и дешифраторах | 20 |
| Решение индивидуального задания контрольной работы на построение временных диаграмм схем на регистрах, мультиплексорах и дешифраторах | 16 |
| Частичное решение индивидуального задания контрольной работы на построение временных диаграмм схем на регистрах, мультиплексорах и дешифраторах | 9 |
| Отсутствие решения индивидуального задания контрольной работы на построение временных диаграмм схем на регистрах, мультиплексорах и дешифраторах | 0 |

Запоминающие устройства

Продолжительность проведения мероприятия промежуточной аттестации: **1 часа**

Условия проведения мероприятия: **в часы аудиторной работы**

Максимальный балл, выставяемый за мероприятие промежуточной аттестации: **20**

Проходной балл: **9**

| Показатели оценивания | Баллы |
|--|--------------|
| Полный развёрнутый ответ на два вопроса по курсу "Цифровая схемотехника" из списка вопросов итогового контроля | 20 |
| Ответ на два вопроса по курсу "Цифровая схемотехника" из списка вопросов итогового контроля | 16 |
| Частичный ответ на два вопроса по курсу "Цифровая схемотехника" из списка вопросов итогового контроля | 9 |
| Отсутствие знаний по курсу "Цифровая схемотехника" из списка вопросов итогового контроля | 0 |